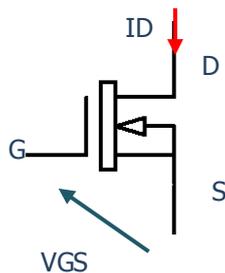


Transistor NMOS - canal induit

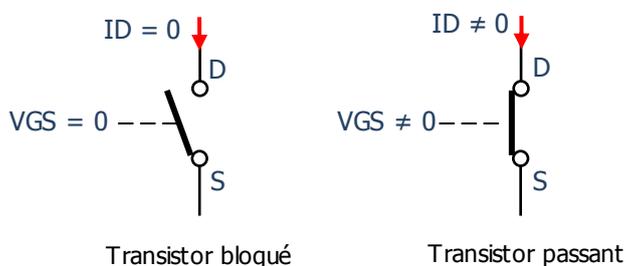
Ce transistor est commandé par la tension V_{GS}



- Courant de drain, I_D dépend de V_{GS}
- Courant de grille, $I_G = 0$: grille isolée

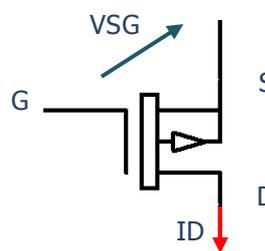
Modèle basique

On peut retenir les résultats simples



Transistor PMOS - canal induit

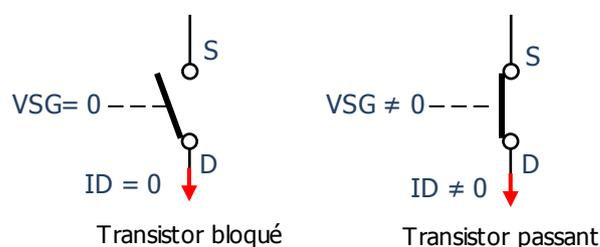
Ce transistor est commandé par la tension V_{SG}



- Courant de drain, I_D dépend de V_{SG}
- Courant de grille, $I_G = 0$: grille isolée

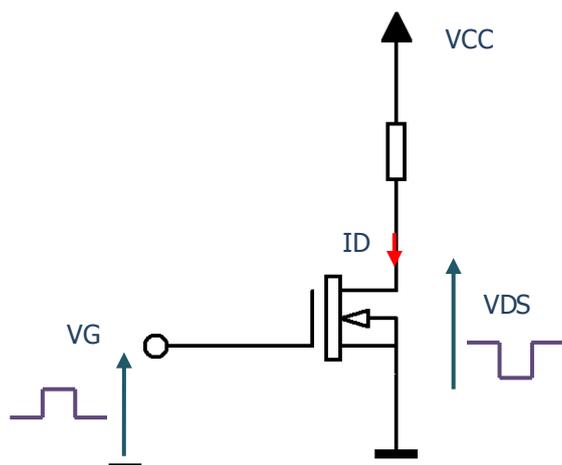
Modèle basique

On peut retenir les résultats simples



Polarisation

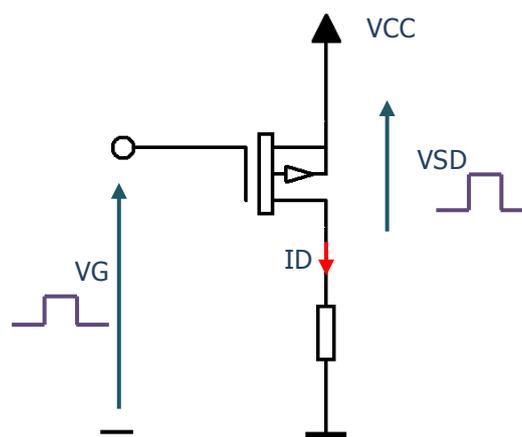
Cette structure est fréquente. Le transistor contrôle le courant dans la résistance suivant le potentiel V_G



- Le courant de drain, I_D , entre dans le transistor
- Les tensions V_{GS} et V_{DS} sont positives

Polarisation

Cette structure est fréquente. Le transistor contrôle le courant dans la résistance suivant le potentiel V_G



- Le courant de drain, I_D , sort du transistor
- Les tensions V_{GS} et V_{DS} sont négatives